



CAST NAND Flash Controller Supports Latest High-Speed Memories and is Ready for ONFI 3

CAST NAND 快閃記憶體控制器， 支援最新的高速記憶體並已支援 ONFI 3 標準

伍德克利夫湖，新澤西州，2011 年 11 月 16 日 - 半導體矽智財 (IP) 供應商 CAST 公司新出品的 NAND 快閃記憶體控制器 IP 核心 improved 之前非常成功的第六代版本。

CAST NANDFLASH- CTRL 核心增強支援最新的高速記憶體：

- 由東芝和三星出品的 Toggle Mode Double Density Rate (DDR) 記憶體
- 由 Micron 出品 ClearNAND™ 整合式和錯誤校正的記憶體，並且支援 EZ - NAND ONFI2.3 的通訊協定。

其核心同時滿足設計 Open NAND Flash Interface (ONFI)3.0 規格的標準，速度達 400 MT/s，目前已完成和先進 ONFI3.0 相容的記憶體的硬體驗證。

其核心繼續成為一個最好的 NAND 快閃記憶體控制器，實現最關鍵的功能在硬體（包括錯誤校正，壞區軌管理和加密），支持高速數據傳輸，並提供配置選項，達成面積最小，至低功耗和價格最低的每一特定記憶體相關應用。

DRS Signal Solutions, Inc. 的首席工程師 David Chen，說：“我選擇 CAST 的 NANDFLASH 控制器其功能支持 ClearNAND Flash 和 ONFI 標準，它是 Xilinx Alliance program 組織的認證會員並且是一個建制良好的公司“。

來自 CAST 長時間的合作夥伴 -- 專於記憶體控制器設計的 Evatronix SA，royalty-free 的控制器的核心設計提供 Synthesizable RTL for ASICs 或 Optimized netlists for FPGAs。版本範圍從一個精簡，asynchronous-only core 理想長效或啟動代碼存儲應用，透過全功能高速的核心提供應用於全頻段之最新的記憶體元件。整合簡化的標準系統匯流排 AMBA® AHB 和 AXI，Avalon，CoreConnect PLB，和 OCP 界面。

使用新的 NAND 快閃記憶體控制器的核心，是整體設計策略，以達到盡可能高的記憶體數據輸入和輸出速率為先進應用的一個重要部分。CAST 和 Evatronix 將於 2011 年 11 月 30 日，舉辦這一主題的網絡研討會。有興趣者，請預先登記。

NAND 快閃記憶體控制器的改善是 CAST 持續，18 年之久的承諾，提供最佳的 IP 產品和最佳經驗的一部分。